

【特許請求の範囲】**【請求項 1】**

撮像手段を有する内視鏡と、前記内視鏡からの映像信号を信号処理する信号処理装置とからなる内視鏡装置において、

前記信号処理装置は、

前記内視鏡からの映像信号をデジタルのパラレル信号に変換するアナログ／デジタル変換手段と、

前記パラレル信号の各ビットより、ビット毎のビットデータと該ビットデータの反転データとを組み合わせたビットデータ組を生成し、該ビットデータ組をシリアルデータに変換するパラレル／シリアル変換手段と、

前記シリアルデータを電気的に絶縁して伝送するデータ絶縁伝送手段と
を備えたことを特徴とする内視鏡装置。

【請求項 2】

前記データ絶縁伝送手段は、LVDS方式によりデータを伝送する
ことを特徴とする請求項1に記載の内視鏡装置。

【請求項 3】

前記パラレル／シリアル変換手段は、前記データ絶縁伝送手段の伝送レートに基づき、
前記シリアルデータのデータ長を設定する

ことを特徴とする請求項1または2に記載の内視鏡装置。

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は、患者側回路と2次側回路を電気的に絶縁して映像処理を行う内視鏡装置に関する。

【背景技術】**【0002】**

従来より内視鏡は、医療分野及び工業用分野における内視鏡検査に広く採用されるようになつた。

また、最近においては、撮像手段を内蔵した電子内視鏡（ビデオスコープともいう）や、光学式内視鏡に撮像手段を内蔵したカメラヘッドを装着した電子式内視鏡（内視鏡撮像装置ともいう）は、内視鏡画像の記録等が簡単に行えるために広く用いられる状況にある。

【0003】

例えば電子内視鏡あるいはカメラヘッドには固体撮像素子（以下、CCD（Charge Coupled Device）と称する）が内蔵され、そのCCDを駆動制御して撮像した観察部位の撮像信号をビデオプロセッサで所定の信号処理を行いテレビ映像信号を生成させ、そのテレビ映像信号を用いてテレビモニタに撮像された観察部位の画像を表示する電子内視鏡装置が用いられている。

例えば電子内視鏡のように先端にCCDを有する内視鏡挿入部を体腔内に挿入して、体腔内の観察部位を観察治療する医療用電子内視鏡のビデオプロセッサは、患者の安全性を確保するために、CCDの駆動回路や映像信号処理回路の一部を2次回路とは絶縁分離された患者回路に搭載している。

【0004】

そこで、例えば特開2004-242878号公報等に開示されている電子内視鏡装置では、CCDを駆動するための基準クロック信号が2次回路で生成される場合、患者回路へのクロック伝送には絶縁を確保しつつ信号伝送可能なアイソレーショントランジスト等のアイソレーションデバイスが用いられる。

【0005】

アイソレーションデバイスとして、近年、LVDS（低電圧差動信号処理）デバイスが注目されている。このLVDSでは、高速な伝送速度、小さい信号振幅、低い消費電力、

少ない電磁障害での信号伝送が可能となる。

【特許文献1】特開2004-242878号公報

【発明の開示】

【発明が解決しようとする課題】

【0006】

最近においては、通常の単板タイプ等の单一の標準解像度の固体撮像素子を備えた電子内視鏡の他に、高画質化することができる、単板タイプ等の单一の高解像度の固体撮像素子を備えた電子内視鏡、あるいは3原色撮像用或いは3板タイプの複数の固体撮像素子を内蔵したカメラヘッドを用いて内視鏡検査を行うニーズがあるが、従来は、別体の映像信号処理装置を採用している。

【0007】

このため、従来は、内視鏡検査に使用するカメラヘッドに応じて映像信号処理装置を変更しなければならないため、内視鏡検査を行う内視鏡撮像システムの準備に手間がかかる等の欠点があった。

【0008】

一方、LVDSでは、通常、パルストラ nsにてアイソレーションを行っているため、データの伝送においてはパルストラ nsの信号通過特性に対応した周波数により行う必要があるが、標準解像度CCDや高解像度CCD等により撮像された映像データでは、伝送クロック及びデータビット数が異なるために、パルストラ nsの信号通過特性を安定化させることが難しいといった問題がある。

【0009】

本発明は、上記事情に鑑みてなされたものであり、LVDS方式におけるパルストラ nsの信号通過特性を安定化させて映像データをアイソレーション伝送することのできる内視鏡装置を提供することを目的としている。

【課題を解決するための手段】

【0010】

本発明の内視鏡装置は、

撮像手段を有する内視鏡と、前記内視鏡からの映像信号を信号処理する信号処理装置とからなる内視鏡装置において、

前記信号処理装置が、

前記内視鏡からの映像信号をデジタルのパラレル信号に変換するアナログ／デジタル変換手段と、

前記パラレル信号の各ビットより、ビット毎のビットデータと該ビットデータの反転データとを組み合わせたビットデータ組を生成し、該ビットデータ組をシリアルデータに変換するパラレル／シリアル変換手段と、

前記シリアルデータを電気的に絶縁して伝送するデータ絶縁伝送手段とを備えて構成される。

【発明の効果】

【0011】

本発明によれば、LVDS方式におけるパルストラ nsの信号通過特性を安定化させて映像データをアイソレーション伝送することができるという効果がある。

【発明を実施するための最良の形態】

【0012】

以下、図面を参照しながら本発明の実施例について述べる。

【実施例1】

【0013】

図1ないし図9は本発明の実施例1に係わり、図1は内視鏡撮像システムの全体構成図、図2は図1の3板タイプのカメラヘッドの内部構成を示すブロック図、図3は図1のビデオスコープ(電子内視鏡)の内部構成を示すブロック図、図4は図1の映像信号処理装置の内部構成を示すブロック図、図5は図4の映像信号処理装置の作用を説明する第1の

10

20

30

40

50

図、図6は図4の映像信号処理装置の作用を説明する第2の図、図7は図4の映像信号処理装置の作用を説明する第3の図、図8は図4の映像信号処理装置の作用を説明する第4の図、図9は図4の映像信号処理装置の作用を説明する第5の図である。

【0014】

図1に示すように、本発明の実施例1の内視鏡撮像システム1は、光学式内視鏡2と、この光学式内視鏡2に装着される3板タイプの標準解像度の撮像手段を内蔵したカメラヘッド3と、軟性の標準解像度の撮像手段を内蔵した電子内視鏡（以下、ビデオスコープと略記）5と、軟性の高解像度の撮像手段を内蔵したビデオスコープ5Hと、光学式内視鏡2又はビデオスコープ5, 5Hに照明光を供給する光源装置6と、カメラヘッド3及びビデオスコープ5, 5Hが選択的に接続され、映像信号生成の信号処理を行う映像信号処理装置7と、この映像信号処理装置7に接続され、カメラヘッド3或いはビデオスコープ5, 5Hに内蔵された撮像手段により撮像された内視鏡画像に対応する映像信号を表示するモニタ8とから構成される。10

【0015】

そして、映像信号処理装置7は、これら種類の異なる内視鏡撮像装置の信号コネクタ9a、9c、9cHが選択的に接続されることにより、それぞれの出力信号から映像信号生成の処理を行う。15

【0016】

光学式内視鏡2は、体腔内に挿入される軟性（可撓性）の挿入部11aと、この挿入部11aの後端に設けられた操作部12aと、この操作部12aの後端に設けられた接眼部13と、操作部12aから延出されたライトガイドケーブル14とを有する。このライトガイドケーブル14の端部に設けられたライトガイドコネクタ15aは、光源装置6に着脱自在に接続される。20

また、ビデオスコープ5は、体腔内に挿入される軟性（可撓性）の挿入部11bと、この挿入部11bの後端に設けられた操作部12bと、この操作部12bから延出されたユニバーサルケーブル16とを有する。このユニバーサルケーブル16の端部に設けられたライトガイドコネクタ15bは、光源装置6に着脱自在に接続される。25

【0017】

また、このライトガイドコネクタ15bの側部から延出された信号ケーブル20の端部には信号コネクタ9cが設けてあり、この信号コネクタ9cは、映像信号処理装置7の信号コネクタ受け10に着脱自在に接続される。30

【0018】

同様に、ビデオスコープ5Hは、体腔内に挿入される軟性（可撓性）の挿入部11bHと、この挿入部11bHの後端に設けられた操作部12bHと、この操作部12bHから延出されたユニバーサルケーブル16Hとを有する。このユニバーサルケーブル16Hの端部に設けられたライトガイドコネクタ15bHは、光源装置6に着脱自在に接続される。35

【0019】

また、このライトガイドコネクタ15bHの側部から延出された信号ケーブル20Hの端部には信号コネクタ9cHが設けてあり、この信号コネクタ9cHは、映像信号処理装置7の信号コネクタ受け10に着脱自在に接続される。40

【0020】

光源装置6は、この光源装置6に接続されされたライトガイドケーブル14或いは16、16Hを介して光学式内視鏡2或いはビデオスコープ5, 5Hに照明光を供給する。そして、光学式内視鏡2或いはビデオスコープ5, 5H内部の図示しないライトガイドにより照明光は伝送され、挿入部11a或いは11bの先端部の照明窓から出射される。照明窓から出射された照明光により、挿入部11a或いは11b, 11bHが挿入された体腔内の患部等の被写体が照明される。挿入部11a或いは11b, 11bHの先端部には、照明窓に隣接して観察窓が設けてあり、その観察窓に取り付けられた対物レンズにより被写体の光学像が結像される。50

【0021】

例えはビデオスコープ5の場合には、対物レンズの結像位置には、撮像手段として通常解像度の電荷結合素子（CCDと略記）42（図3参照）が配置されている。ビデオスコープ5HもCCDが高解像度である点を除いてビデオスコープ5と同様である。

【0022】

一方、光学式内視鏡2の場合には、対物レンズの結像位置には、イメージガイドの先端面が配置され、この先端面に結像された光学像は、接眼部13付近に配置された後端面に伝送され、接眼部13から肉眼で観察できると共に、カメラヘッド3が装着された場合には、カメラヘッド3に内蔵された撮像手段に光学像が結像されることになる。

カメラヘッド3は、光学式内視鏡2の接眼部13に着脱自在に接続されるヘッド部17aから信号ケーブル18aがそれぞれ延出され、信号ケーブル18aの端部に設けられた信号コネクタ9aは、映像信号処理装置7の信号コネクタ受け10に着脱自在に接続される。

【0023】

図2は、3板タイプのカメラヘッド（3板カメラヘッドともいう）3の詳細な構成を示す。

【0024】

3板タイプのカメラヘッド3内は、内部にダイクロックプリズム21を備え、被写体からの光学像をRGBの3原色の光学像に分離する。RGBの3原色に分離された光学像は、R用CCD22、G用CCD23、B用CCD24によりそれぞれ撮像され、電気信号に変換される。それぞれのCCD出力信号は、相関二重サンプリング回路（CDS）25、26、27にそれぞれ入力される。

【0025】

CDS回路25、26、27の出力信号は、信号コネクタ9aの接点部19の端子1A、1B、2Aをそれぞれ介して映像信号処理装置7に出力される。なお、信号コネクタ9aの右端の接点部19における符号は、端子番号を示す。

【0026】

R用CCD22、G用CCD23、B用CCD24及びCDS回路25、26、27は、タイミングジェネレータ28に接続される。

【0027】

このタイミングジェネレータ28には、接点部19を介して映像信号処理装置7から原発振クロック、同期信号及びタイミングジェネレータ制御信号が入力され、タイミングジェネレータ28は、これらの信号に基づいてCCD駆動信号及びCDS回路用のサンプリング信号を発生し、CCD22、23、24及びCDS回路25、26、27にそれぞれCCD駆動信号及びサンプリング信号を供給する。また、タイミングジェネレータ28は、映像信号処理装置7にCDSサンプリング信号に同期したクロックを端子8Bから供給する。

【0028】

また、3板タイプのカメラヘッド3は、このカメラヘッド3を検出（識別）するためのカメラヘッド／スコープ検出用の検出抵抗29（その抵抗値はR1）が設けてある。

【0029】

図3は、ビデオスコープ5の詳細な構成を示すブロック図である。CCD42が高解像度である点を除いてビデオスコープ5Hもビデオスコープ5と同様な構成であるので、ビデオスコープ5を例に説明する。

【0030】

ビデオスコープ5内には、補色モザイクフィルタ41を備えた通常解像度のCCD42と、このCCD42から出力されるCCD出力信号を増幅するアンプ43とを有しており、アンプ43により増幅されされたCCD出力信号は、接点部19の端子17Bを介して映像信号処理装置7に出力される。

【0031】

10

20

30

40

50

また、ビデオスコープ 5 内には、タイミングジェネレータ 4 4 を備えており、映像信号処理装置 7 から原発振クロック、同期信号及びタイミングジェネレータ制御信号が入力され、タイミングジェネレータ 4 4 は、これらの信号に基づいて CCD 駆動信号を発生し、CCD 4 2 に CCD 駆動信号を供給する。また、タイミングジェネレータ 4 4 は、接点部 1 9 の端子 8 B を介して映像信号処理装置 7 に CDS サンプリング信号に同期したクロックを供給する。

【0032】

ビデオスコープ 5 内にもカメラヘッド 3 と同様に、カメラヘッド / スコープ検出用の検出抵抗 4 5 (その抵抗値は R 3) を備えている。

【0033】

図 4 は、映像信号処理装置 7 の詳細を示すブロック図である。図 4 に示すように、映像信号処理装置 7 は、ビデオスコープ 5 等が接続される患者側回路 100a と、該患者側回路 100a と電気的に絶縁された 2 次側回路 100b とに分離されている。

【0034】

映像信号処理装置 7 の患者側回路 100a には、カメラヘッド 3 内の CCD 2 2、2 3、2 4 あるいはビデオスコープ 5、5H 内の CCD 4 2 を駆動する CCD ドライバ 101 と、ビデオスコープ 5、5H からの撮像信号を増幅するプリアンプ 102 と、プリアンプ 102 を介した撮像信号を相關二重サンプリングしデジタル化する CDS & A / D 部 103 と、カメラヘッド 3 からの撮像信号をデジタル化する A / D 部 104 とを備えている。

【0035】

CDS & A / D 部 103 では、ビデオスコープ 5 からの撮像信号の場合は例えば 14MHz, 12bit のパラレル信号に変換し、ビデオスコープ 5H からの撮像信号の場合は例えば 28MHz, 12bit のパラレル信号に変換する。また、A / D 部 104 ではカメラヘッド 3 内の CCD 2 2、2 3、2 4 からの撮像信号を 14MHz, 36bit のパラレル信号に変換する。

【0036】

CDS & A / D 部 103 からの 12bit のパラレル信号あるいは A / D 部 104 からの 36bit のパラレル信号は、LVDS 変換部 105 に入力され、LVDS 変換部 105 では入力されたパラレル信号を LVDS 伝送のためのシリアル信号に変換する。LVDS 変換部 105 での変換の詳細については後述する。

【0037】

前記 CCD ドライバ 101 及び CDS & A / D 部 103 は、ドライブ制御部 106 により制御される。ドライブ制御部 106 は、フォトカプラ 107 を介して 2 次側回路 100b に設けられているクロック回路 (CLK) 108 からの基準クロックに基づき CCD 制御信号を生成し、CCD ドライバ 101 及び CDS & A / D 部 103 を制御する。

【0038】

なお、LVDS 変換部 105 及びドライブ制御部 106 は FPGA (フィールドプログラマブルゲートアレイ) により構成されている。

【0039】

LVDS 変換部 105 により変換された LVDS 伝送のためのシリアル信号は、LVDS 伝送部 110 を介して 2 次側回路 100b の LVDS 変調部 111 に伝送される。

【0040】

図 5 に LVDS 伝送部 110 の構成を示す。LVDS 伝送部 110 は、LVDS ドライバ 112、パルストランス 113、LVDS レシーバ 114 とから構成され、パルストランス 113 の前後にはチョークコイル 115a, 115b が設けられている。

【0041】

図 4 に戻り、LVDS 変調部 111 では、LVDS 伝送部 110 を介して入力されたシリアル信号を LVDS 変換部 105 とは逆の変換を行い 12bit のパラレル信号あるいは 36bit のパラレル信号に変換する。12bit のパラレル信号すなわちビデオスコープ 5 (5H) からのパラレル信号の場合は、色処理部 116 で色分解処理、同時化処理

10

20

30

40

50

等を行い画像メモリ 117 に格納し、36 bit のパラレル信号すなわちカメラヘッド 3 からのパラレル信号の場合は、そのまま画像メモリ 117 に格納する。

【0042】

そして、画像メモリ 117 に格納された画像データを HD 信号処理部 118 あるいは SD 信号処理部 119 で画像信号処理してモニタ 8 に出力する。

【0043】

これら色処理部 116、HD 信号処理部 118 あるいは SD 信号処理部 119 は、制御部 120 により制御される。制御部 120 は、カメラヘッド 3 あるいはビデオスコープ 5 (5H) の検知抵抗 29、45 をフォトカプラ 121 を介して検知することで、映像処理の制御を行う。ここで、HD 信号処理部 118 は高解像度の映像信号処理を行い、SD 信号処理部 119 は標準解像度の映像信号処理を行う。10

【0044】

なお、LVDSS 変調部 111、色処理部 116、HD 信号処理部 118 及び SD 信号処理部 119 は FPGA (フィールドプログラマブルゲートアレイ) により構成されている。。

【0045】

制御部 120 は、図示しないキーボード、プリンタ、PCMCIA、LAN、フットスイッチ等の周辺機器とのインターフェイスを有すると共に、フロントパネル 122 とのインターフェイスを有している。さらに、制御部 120 は内部にキャラクタジェネレータ 120a を備えており、必要に応じたメッセージをモニタ 8 に表示させることができる。20

【0046】

つぎに、LVDSS 変換部 105 でのデータ変換について説明する。図 6 に示すように、本実施例の LVDSS 伝送部 110 のパルストラ ns 113 は、例えば 300MHz 近傍に伝送特性のピークを有している。LVDSS 伝送部 110 での伝送クロック周波数は、例えば 336MHz としている。

【0047】

一方、図 7 に示すように、標準解像度のビデオスコープ 5 の CCD 42 からはデータレート 14MHz、12bit の映像信号が、カメラヘッド 3 の CCD 22、23、24 からはデータレート 14MHz、12bit × 3 の映像信号が、さらにビデオスコープ 5H の CCD 42 からはデータレート 28MHz、12bit の映像信号が、LVDSS 変換部 105 に入力される。30

【0048】

例えば $T_0 = 1 / 28 \text{MHz}$ とすると、図 8 に示すように、ビデオスコープ 5 の CCD 42 からは $2 \times T_0$ の時間、12bit の D0 ~ D11 のパラレルデータが LVDSS 変換部 105 に入力される。そこで、LVDSS 変換部 105 は、まず、D0 ~ D11 の反転データ / D0 ~ / D11 (例えば D0 = 0 ならば反転データ / D0 = 1) を生成する。

【0049】

そして、「/D0、D0、/D1、D1、/D2、D2、/D3、D3、/D4、D4、/D5、D5」からなる 12 ビットのパラレルデータと、「/D6、D6、/D7、D7、/D8、D8、/D9、D9、/D10、D10、/D11、D11」からなる 12 ビットのパラレルデータを、それぞれ T_0 の時間セットする。40

【0050】

すなわち、14MHz (= 2 × T_0) のデータレートにおける 12 ビット入力の 1 チャンネルのパラレル / シリアル変換を、28MHz (= T_0) のデータレートにおける下位データ「/D0、D0、/D1、D1、/D2、D2、/D3、D3、/D4、D4、/D5、D5」と、上位データ「/D6、D6、/D7、D7、/D8、D8、/D9、D9、/D10、D10、/D11、D11」に変換する。

【0051】

この変換により、LVDSS 伝送部 110 の LVDSS ドライバ 112 では、転送レートが $T_0 / 12$ のチャンネルを 1 つ用いた状態で、14MHz × 24 のビットデータを伝送す

ことになる。

【0052】

この伝送では、 $/D_i$ 、 D_i ($i = 0 \sim 11$) というように、映像データのビットを 1 ビット毎に反転させて传送しているので、传送信号の APL (平均値) を安定化させることができる。

【0053】

また、データを 1 ビット毎に反転させることにより、チャンネル当たりの LVDS 信号のデータ周波数 ($14 \text{ MHz} \times 24$) が传送クロック周波数 (336 MHz) と同じとなるため、LVDS 変調部 111 でのロック状態を安定させることができる。

【0054】

同様に、図 9 に示すように、高解像度のビデオスコープ 5H の CCD42 からは T0 の時間、12bit の D0~D11 のパラレルデータが LVDS 変換部 105 に入力される。この場合は、転送レートが T0 / 12 のチャンネルを 2 つ用いた状態で、 $28 \text{ MHz} \times 12$ のビットデータを传送することになる。

【0055】

この場合も $/D_i$ 、 D_i ($i = 0 \sim 11$) というように、映像データのビットを 1 ビット毎に反転させて传送しているので、传送信号の APL (平均値) を安定化させることができる。

【0056】

また、データを 1 ビット毎に反転させることにより、チャンネル当たりの LVDS 信号のデータ周波数 ($28 \text{ MHz} \times 12$) が传送クロック周波数 (336 MHz) と同じとなるため、LVDS 変調部 111 でのロック状態を安定させることができる。

【0057】

なお、カメラヘッド 3 の CCD22、23、24 からは、CCD 毎に図 7 に示したレートでデータが LVDS 変換部 105 に入力されるが、転送レートが T0 / 12 のチャンネルを 3 つ用いた状態で、それぞれのチャンネルで $14 \text{ MHz} \times 24$ のビットデータを传送することになる。詳細は図 8 と同じであるので説明は省略する。

【0058】

本発明は、上述した実施例に限定されるものではなく、本発明の要旨を変えない範囲において、種々の変更、改変等が可能である。

【図面の簡単な説明】

【0059】

【図 1】本発明の実施例 1 に係る内視鏡撮像システムの全体構成図

【図 2】図 1 の 3 板タイプのカメラヘッドの内部構成を示すブロック図

【図 3】図 1 のビデオスコープ（電子内視鏡）の内部構成を示すブロック図

【図 4】図 1 の映像信号処理装置の内部構成を示すブロック図

【図 5】図 4 の映像信号処理装置の作用を説明する第 1 の図

【図 6】図 4 の映像信号処理装置の作用を説明する第 2 の図

【図 7】図 4 の映像信号処理装置の作用を説明する第 3 の図

【図 8】図 4 の映像信号処理装置の作用を説明する第 4 の図

【図 9】図 4 の映像信号処理装置の作用を説明する第 5 の図

【符号の説明】

【0060】

1 … 内視鏡撮像システム

2 … 光学式内視鏡

3 … 通常解像度 3 板（タイプの）カメラヘッド

5 … 通常解像度ビデオスコープ

5H … 高解像度ビデオスコープ

7 … 映像信号処理装置

8 … モニタ

10

20

30

40

50

9 a、9 b、9 c ... 信号コネクタ

10 ... 信号コネクタ受け

101 ... CCD ドライバ

102 ... プリアンプ

103 ... CDS & A / D 部

104 ... A / D 部

105 ... L VDS 変換部

106 ... ドライブ制御部

107、121 ... フォトカプラ

108 ... クロック回路 (CLK)

110 ... L VDS 伝送部

111 ... L VDS 変調部

116 ... 色処理部

117 ... 画像メモリ

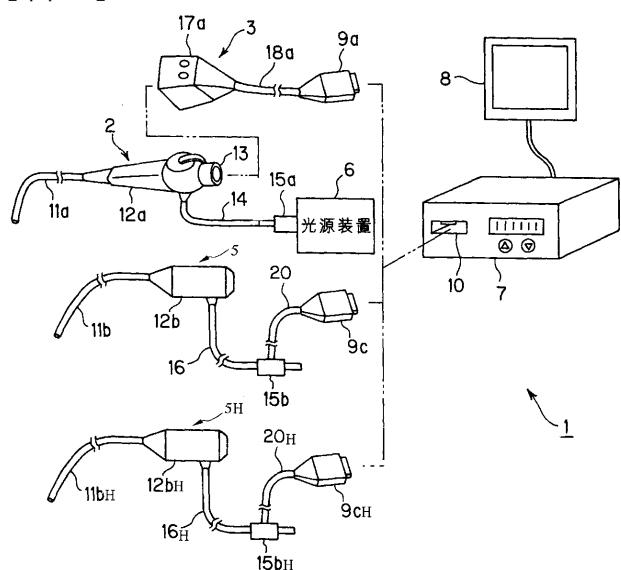
118 ... HD 信号処理部

119 ... SD 信号処理部

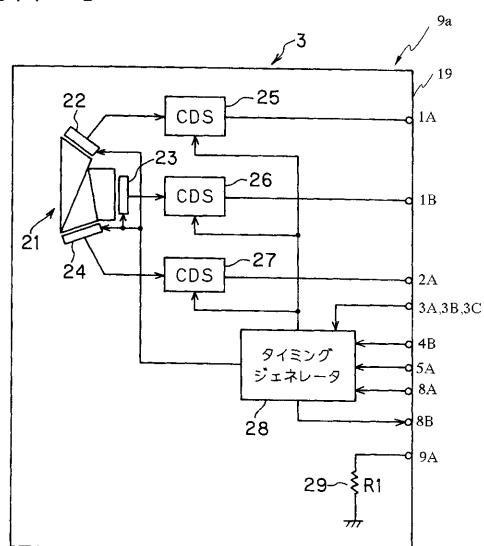
120 ... 制御部

10

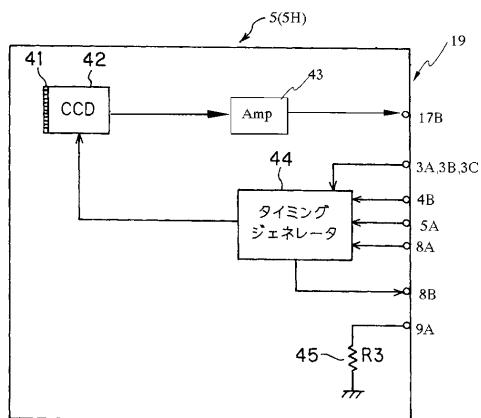
【図1】



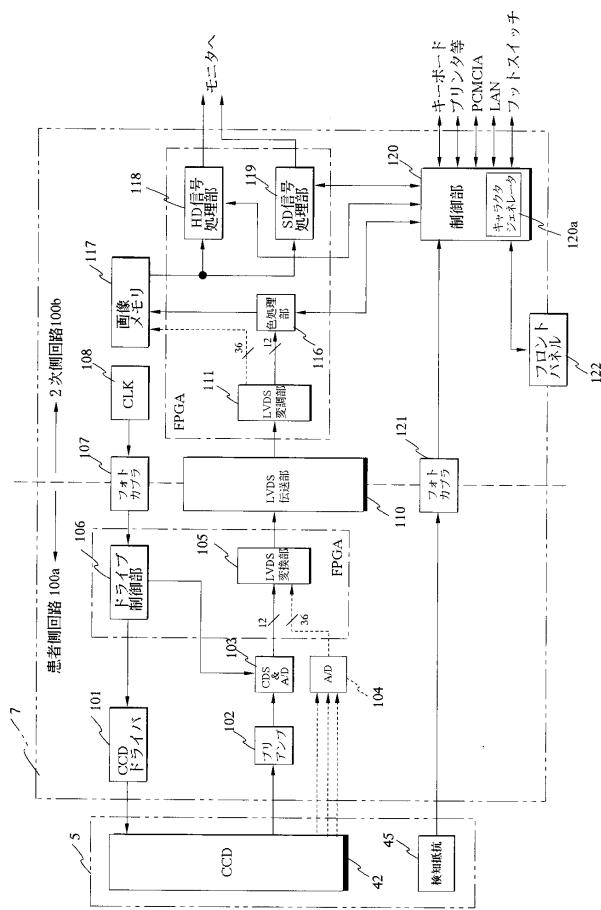
【図2】



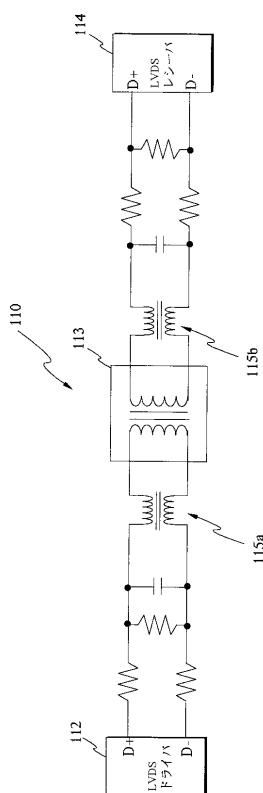
【図3】



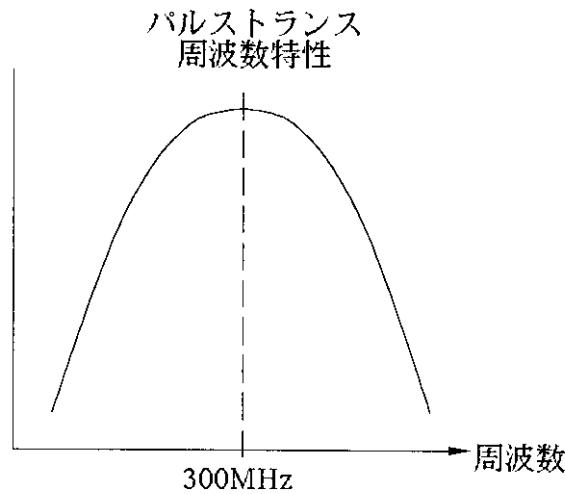
【図4】



【図5】



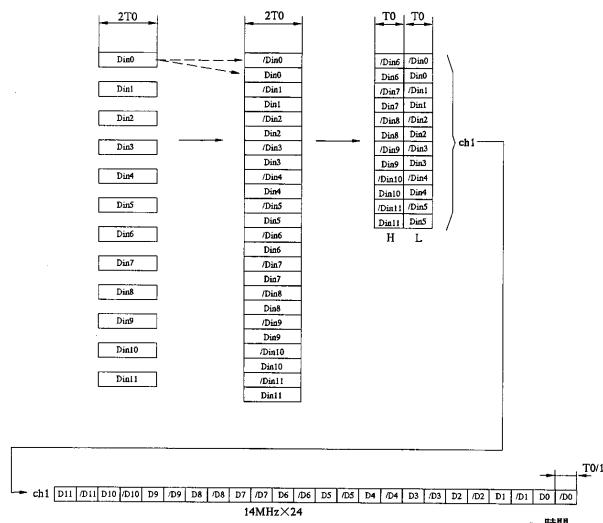
【図6】



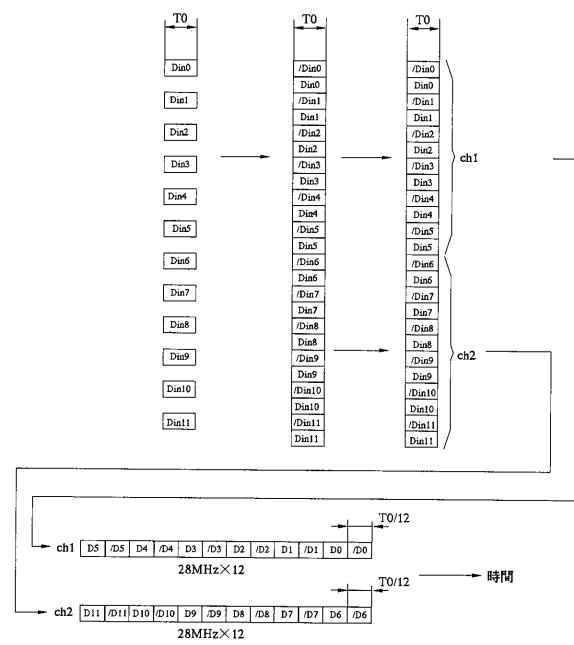
【図7】

	データレート	ビット幅
単板 SD-CCD	14MHz	12bit
3板 SD-CCD	14MHz	12bit×3
HD-CCD	28MHz	12bit

【図8】



【図9】



フロントページの続き

(72)発明者 長谷 憲多朗
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 小笠原 弘太郎
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 江藤 忠夫
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 川村 昭人
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 劉 忻
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 天野 正一
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 小西 純
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 岩崎 智樹
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 高橋 和正
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 平井 力
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

(72)発明者 橋本 秀範
東京都渋谷区幡ヶ谷2丁目43番2号 オリンパスメディカルシステムズ株式会社内

F ターム(参考) 2H040 GA02 GA11

4C061 CC06 JJ19 NN03 NN09 SS11 UU09

专利名称(译)	内视镜装置		
公开(公告)号	JP2007167590A	公开(公告)日	2007-07-05
申请号	JP2005373291	申请日	2005-12-26
[标]申请(专利权)人(译)	奥林巴斯医疗株式会社		
申请(专利权)人(译)	オリンパスメディカルシステムズ株式会社		
[标]发明人	望田明彦 斎藤克行 綱川誠 長谷憲多朗 小笠原弘太郎 江藤忠夫 川村昭人 劉忻 天野正一 小西純 岩崎智樹 高橋和正 平井力 橋本秀範		
发明人	望田 明彦 斎藤 克行 綱川 誠 長谷 憲多朗 小笠原 弘太郎 江藤 忠夫 川村 昭人 劉 忻 天野 正一 小西 純 岩崎 智樹 高橋 和正 平井 力 橋本 秀範		
IPC分类号	A61B1/04 G02B23/24		
FI分类号	A61B1/04.362.J G02B23/24.B A61B1/00.680 A61B1/00.684 A61B1/045.613		
F-TERM分类号	2H040/GA02 2H040/GA11 4C061/CC06 4C061/JJ19 4C061/NN03 4C061/NN09 4C061/SS11 4C061/UU09 4C161/CC06 4C161/JJ19 4C161/NN03 4C161/NN09 4C161/SS11 4C161/UU09		
代理人(译)	伊藤 进		
其他公开文献	JP4757019B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：稳定LVDS系统中脉冲变压器的信号通过特性，并隔离传输视频数据。来自CDS&A / D单元103的12位并行信号或来自A / D单元104的36位并行信号输入到LVDS转换单元105，并且输入的并行信号是在LVDS转换单元105中发送的LVDS。以串

行信号为。LVDS发送单元110的LVDS驱动器在使用一个信道以T0 / 12的传输速率的同时发送14MHz×24位数据。[选择图]图4

